

V rámci výuky předmětu „**Elektrotechnické materiály**“ pro studenty a doktorandy Fakulty elektrotechniky a informatiky a Fakulty metalurgie a materiálového inženýrství Vysoké školy báňské – Technické univerzity v Ostravě, jakož i pro širokou veřejnost nám byly poskytnuty prezentace z oblasti výroby a zpracování křemíku až po produkci hotového integrovaného obvodu (čipu) a jeho testování.

Doporučené pořadí prezentací:

1. Si\_DESKY
2. EPITAXE
3. SILICON – English version (anglická verze)
4. BIPOLAR
5. MG\_CMOS

Uvedené prezentace byly poskytnuty společností

ON Semiconductor Czech Republic,

1. máje 2230,

756 61 Rožnov pod Radhoštěm

s laskavým svolením **pouze pro výukové a vzdělávací účely** .

Prof. Ing. Jaromír Drápala, CSc.

Prof. Ing. Miroslav Kursá, CSc.

Katedra neželezných kovů, rafinace a recyklace

Vysoká škola báňská – TU Ostrava

Tel. 59-7325474, 59-7324501

E-mail: Jaromir.Drapala@vsb.cz